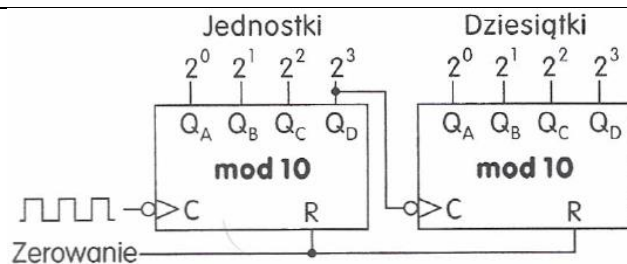


1. Układ cyfrowy sekwencyjny, służący do zliczania i pamiętania liczby impulsów podawanych na jego wejście zliczające to:
 - a. Przerzutnik
 - b. Licznik
 - c. Rejestr
 - d. Transkoder
2. Jeżeli licznik przechodzi przez wszystkie stany cyklicznie (tzn. po przejściu N stanów cykl jest powtarzany), to licznik taki nazywamy
 - a. Licznikiem modulo N (w skrócie mod N).
 - b. Licznikiem do N
 - c. Licznikiem rewersyjnym
 - d. Licznikiem zliczającym w przód, zliczający w górę.
3. Układ cyfrowy zbudowany z przerzutników, służący do przechowywania informacji nazywamy:
 - a. Przerzutnikiem
 - b. Licznikiem
 - c. Rejestrem
 - d. Enkoderem
4. Jeżeli licznik przechodzi przez wszystkie stany jednokrotnie (i po osiągnięciu ostatniego pozostaje w nim), to taki licznik nazywamy:
 - a. Licznikiem modulo N (w skrócie mod N).
 - b. Licznikiem do N
 - c. Licznikiem rewersyjnym
 - d. Licznikiem zliczającym w tył, zliczający w dół.
5. Układy cyfrowe budowane z przerzutników w taki sposób, że wyjście przerzutnika jest źródłem sygnału zegarowego (wejściowego) dla kolejnego przerzutnika to:
 - a. Licznikami szeregowymi lub asynchronicznymi
 - b. Liczniki równoległe
 - c. Rejestry szeregowo
 - d. Rejestry równoległe
6. Układy cyfrowe w którym sygnał zegarowy (będący dla licznika zawsze przebiegiem impulsów zliczanych) jest doprowadzony jednocześnie do wejść synchronizujących wszystkich przerzutników to:
 - a. Liczniki równoległe
 - b. Rejestry równoległe
 - c. Rejestry szeregowo
 - d. Licznikami szeregowymi lub asynchronicznymi

7. Przedstawiony obok układ to:

- a. Licznik szeregowy mod 100
- b. Licznik równoległy mod 100
- c. Licznik szeregowy mod 10
- d. Licznik równoległy mod 10



8. Przedstawiony obok układ to: a. Licznik szeregowy mod 100 b. Licznik równoległy mod 100 c. Licznik szeregowy mod 10 d. Licznik równoległy mod 10	
--	--

9. Przedstawiony obok układ to: a. Licznik '90 b. Licznik scalony '92 c. Licznik scalony '93 d. Liczniki scalone '192.	
---	--

10. Przedstawiony obok licznik to: a. Licznik '90 b. Licznik scalony '92 c. Licznik scalony '93 d. Liczniki scalone '193.	
--	--

11. Przedstawiony obok układ to: a. Licznik '90 b. Licznik scalony '92 c. Licznik scalony '93 d. Liczniki scalone '193.	
--	--

12. Przedstawiony obok układ to: a. Licznik '90 b. Licznik scalony '92 c. Licznik scalony '93 d. Liczniki scalone '193.	
--	--

13. Który z układów cyfrowych to licznik mod 16 B i C			
a.	b.	c.	d.

14. Który z układów cyfrowych to licznik mod 10 D			
a.	b.	c.	d.

15. Który z układów cyfrowych to licznik mod 12 A			
a.	b.	c.	d.

16. Który z układów cyfrowych to licznik mod 16			
a.	b.	c.	d.

17. Rejestr szeregowo-szeregowy to:

- SISA, ang. Serial Input-Serial Output
- SIPO, ang. Serial Input-Parallel Output
- PISO, ang. Paralle! Input-Serial Output
- PIPO, ang. Paralle! Input-Parallel Output

18. Rejestr szeregowo-równoległy to:

- SISA, ang. Serial Input-Serial Output
- SIPO, ang. Serial Input-Parallel Output
- PISO, ang. Paralle! Input-Serial Output
- PIPO, ang. Paralle! Input-Parallel Output

19. Rejestr równoległo-szeregowy to:

- SISA, ang. Serial Input-Serial Output
- SIPO, ang. Serial Input-Parallel Output
- PISO, ang. Paralle! Input-Serial Output
- PIPO, ang. Paralle! Input-Parallel Output

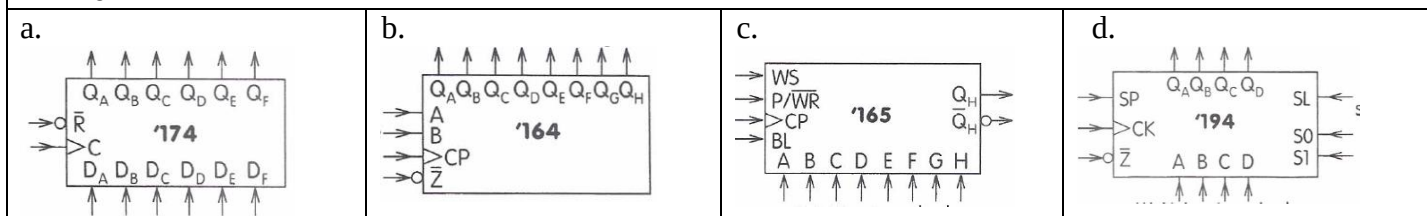
20. Rejestr równoległo-równoległy to:

- SISA, ang. Serial Input-Serial Output
- SIPO, ang. Serial Input-Parallel Output
- PISO, ang. Paralle! Input-Serial Output
- PIPO, ang. Paralle! Input-Parallel Output

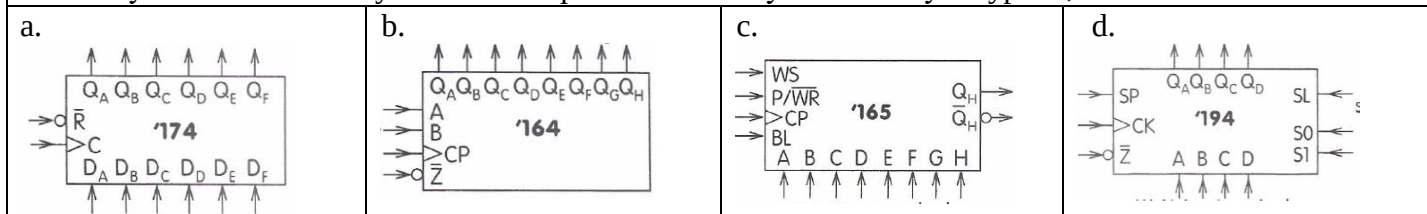
21. Który z układów scalonych zawiera 8-bitowy rejestr z wejściem szeregowym i równoległym oraz z komplementarnym wyjściem szeregowym. '165

a.	b.	c.	d.

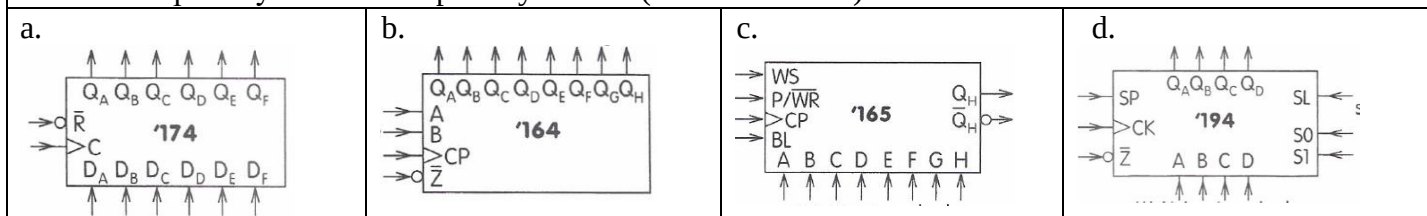
22. Który z układów scalonych zawiera 8-bitowy rejestr z wejściem szeregowym i wyjściem równoległym. '164



23. Który z układów scalonych zawiera 6 przerzutników synchronicznych typu D, '174



24. Który z układów scalonych jest 4-bitowym uniwersalnym rejestrem rewersyjnym, wytwarzanym jako układ bipolarny TTL lub unipolarny CMOS (serie HC i HCT).194



Punkty	Ocena
1-6	ndst
7-8	dop
9-10	dst
11-12	db
13-14	bdb